

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平10-170611

(43) 公開日 平成10年(1998) 6月26日

(51) Int.Cl.⁶
G 0 1 R 31/28
1/06
31/02
H 0 5 K 3/00

識別記号

F I
G 0 1 R 31/28
1/06
31/02
H 0 5 K 3/00

K
A
T

審査請求 未請求 請求項の数 1 OL (全 12 頁)

(21)出願番号 特願平9-296508

(22)出願日 平成9年(1997)10月29日

(31) 優先權主張番号 741151

(32) 優先日 1996年10月29日

(33) 優先權主張國 米国 (U.S.)

(71)出願人 590000400

ヒューレット・パッカード・カンパニー
アメリカ合衆国カリフォルニア州バロアル
ト ハノーバー・ストリート 3000

(72) 発明者 トレーシー・エル・セイア
アメリカ合衆国コロラド州80528, フォー
ト・コリングズ, スカイエ・コート・2001

(72) 発明者 ロバート・エイ・シュルツ
アメリカ合衆国コロラド州80537, ラブラ
ンド, レッドバード・プレイス・4331

(74) 代理人 弁理士 古谷 鑑 (外2名)

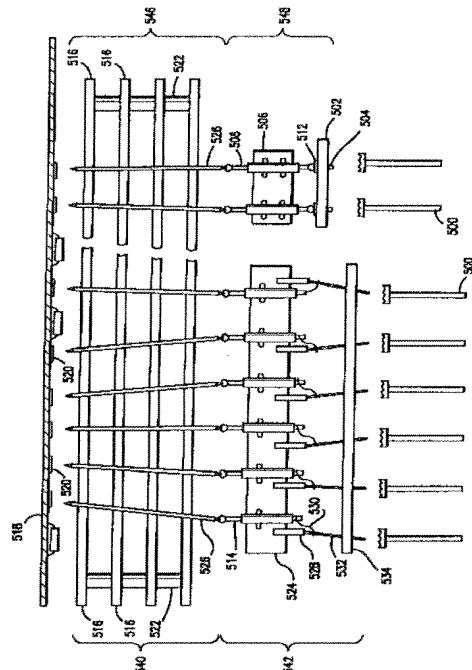
最終頁に統ぐ

(54)【発明の名称】塞装溝み回路基板の標準及び制限アクセス・ハイブリッド試験用取付具

(57) 【要約】

【課題】本発明の目的は、標準アクセス・ターゲットと制限アクセス・ターゲットの両方に対する探査を可能にする、実装済みプリント回路基板のハイブリッド試験用取付具を提供すること。

【解決手段】制限アクセスの非洗浄テスト・ターゲット534の高精度で、高精細ピッチの探査を達成するため、長い傾斜した又は垂直なテスト・プローブ546,550,554、ガイド・プレート522及び制限されたプローブ先端の移動を利用する。標準アクセスのテスト・ターゲット574,576を探査するために、標準バネ・プローブ538,540及び長いワイヤラップ・ポスト556又は長いワイヤラップ・ワイヤ515,516を利用する。テスト・ターゲットと多重化テスト資源502を結合するために、バネ・プローブ552、プローブ取付プレート524、パーソナリティ・ピン510,568,570,572,578及びアライメント・プレート504を利用する。



【特許請求の範囲】

【請求項1】 テストを受ける実装済み基板装置上の1つ以上の制限アクセス・テスト・ターゲット、及び1つ以上の標準アクセス・テスト・ターゲットを、テスタのインターフェイス・プローブと電気的に接続するためのハイブリッド試験用取付具において、

- a) 1つ以上の長いテスト・プローブと、
- b) 少なくとも上部ガイド・プレート及び下部ガイド・プレートを備え、所定の位置にスルー・ホールを備え、前記長いテスト・プローブが、それぞれ、前記スルー・ホールを通って延び、前記1つ以上の制限アクセス・テスト・ターゲットのうちの対応する1つと一列に並ぶようになっている、複数の略平行なガイド・プレートと、
- c) 前記上部ガイド・プレートに取り付けられて、それぞれが、前記1つ以上の標準アクセス・テスト・ターゲットのうちの対応する1つと一直線に並ぶようになっている、1つ以上のバネ・プローブと、
- d) 前記ハイブリッド試験用取付具が前記テスタに取り付けられる場合、前記複数のガイド・プレートと前記テスタの前記インターフェイス・プローブの間に位置する、プローブ取付プレートと、
- e) 前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの少なくとも1つと、前記プローブ取付プレートに取り付けられた前記インターフェイス・プローブを電気的に接続するための手段と、
- f) アライメント・プレートとからなり、前記ハイブリッド試験用取付具が前記テスタに取り付けられる場合、前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの前記少なくとも1つと、前記インターフェイス・プローブを電気的に接続するための手段は、前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの前記少なくとも1つを電気的に接続するための手段が、前記テスタの対応するインターフェイス・ピンと一列に並ぶような仕方で、前記アライメント・プレートを通って延びることを特徴とする、ハイブリッド試験用取付具。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、一般に、プリント回路基板をテストする試験装置の分野に関するものであり、とりわけ、電子コンポーネント等を備えた電子回路カードと、実装済み基板テスタのインターフェイス・プローブとを電気的に相互接続するための基板試験用取付具及び他の機械的インターフェイスに関するものである。

【0002】

【従来の技術】

実装済み基板試験用取付具

プリント回路基板（P C B）の製造、及びコンポーネントの実装が終わった後で、その利用またはアセンブルさ

れる製品への配置が可能になる前に、該回路をテストして、必要とされる全ての電気接続が、適正に完了したこと、及び必要とされる全ての電気コンポーネントが、適正な配置及び適正な配向で取り付けまたは実装されたことを検証すべきである。プリント回路基板をテストする他の理由としては、適正なコンポーネントが用いられたか否か、及びそれらが適正な値であるか否かを測定し、検証するためである。また、各コンポーネントが適正に機能を果たすか否かを判定する（すなわち、仕様に基づいて）ことも必要とされる。電気コンポーネント及び電気機械コンポーネントによっては、取り付け後、調整が必要になる場合もあり得る。

【0003】 実装済み基板のテストは、複雑な多重化テスタ資源を有しており、上側及び下側にコンポーネントが実装された基板のハンダ付けリード、バイヤ、及びテスト・パッドの探査が可能である。実装済み基板のテストには、電気接続、電圧、抵抗、キャパシタンス、インダクタンス、回路機能、デバイス機能、極性、ベクトル試験、ベクトルレス試験、及び回路機能試験といった、アナログ及びデジタル・テストが含まれている。実装済み基板テストには、テスト・ターゲットと器具コンポーネントの間の接触抵抗が極めて弱いことが必要とされる。

【0004】 回路基板及び電子コンポーネント実装テクノロジの進歩によって、実装済み基板試験装置にかかるプローブ間隔要求が増大してきた。既存の最先端テクノロジでは、50ミル以下（中心間）の間隔が離れたテスト・ターゲットにアクセスすることが可能な実装済み基板試験装置が必要とされ、この場合、テスト・ターゲットは、テスト中に探査される可能性のあるP C Bまたは電子コンポーネントにおける物理的特徴である。実装済み基板試験装置メーカーが現在及び将来直面する最大の難問の1つは、物理的及び電気的接触問題が原因の誤故障及び試験機能不良率が高くなるということである。これらの問題は、既存の試験用取付具の探査精度、探査ピッチ（中心間の間隔）、及び表面汚染に関する限界によって悪化する。

【0005】 コンポーネント及び基板の形状寸法が縮小され、密度が高まるにつれて、標準的な試験用取付具を用いた実装済み基板試験は、より困難になる。既存のショートワイヤによる実装済み基板試験用取付具は、直径が35ミル（0.889mm）以上で、ピッチが75ミル（1.905mm）以上のテスト・ターゲットの一貫した打診が可能である。より小型か、あるいは、より間隔の密なターゲットは、極端に厳しいコンポーネント及びシステム公差が組み合わされるため、一貫した探査は不可能である。

【0006】 試験装置上の実装済み基板のテストには、これまで、さまざまな試験用取付具の利用が可能であった。被試験装置（D U T）は、一般に、電子コンポ

一ネット及び電子ハードウェアが実装されたP C Bを具現化したものである。図1には、従来のショート・ワイヤの実装済み基板試験用取付具が示されており、これは、外側の層にアートワークが施されたD U T 1 0 8と、アライメントをとるための標準ツーリング・ピン1 0 6または可変ツーリング・ピン1 1 8と、プローブ保護プレート1 0 4と、その尖端1 1 6がテスト・ターゲット位置1 1 0及び1 1 2に正確に対応する標準バネ・プローブ1 2 0と、真空中での実装においてD U Tのたわみを制限するためのスペーサ1 1 4と、バネ・プローブ1 2 0が取り付けられるプローブ取付プレート1 0 2と、バネ・プローブ1 2 0に配線されるパーソナリティ・ピン1 0 0と、パーソナリティ・ピン1 0 0のワイヤ・ラップ・テールと規則的な間隔のパターンとのアライメントをとることで、それらがテスタ(不図示)に取り付けられたインターフェイス・プローブ1 2 4と一直線に並ぶことができるようとするアライメント・プレート1 2 2とから構成される。注:バネ・プローブは、試験界によって一般に用いられる標準装置であり、電気信号を伝達し、作動されると、バレル及び/又はソケットに対して相対運動する圧縮バネ及びプランジャを含んでいる。中実プローブも電気信号を伝達するが、作動時に互いに相対運動する追加部品を備えていない。

【0007】テスト中、D U T 1 0 8は、真空または他の既知の機械的手段によって、引き下げられ、バネ・プローブ1 2 0の先端1 1 6に接触する。標準バネ・プローブ1 2 0のソケットは、パーソナリティ・ピン1 0 0に配線され、アライメント・プレート1 2 2は、長い可撓性のパーソナリティ・ピンの先端1 2 6を一箇所に集めて、規則的な間隔のパターンをなすようにする。パーソナリティ・ピン1 0 0の先端1 2 6は、テスタ(不図示)に配置されたインターフェイス・プローブ1 2 4に接触する。D U T 1 0 8とテスタが電気的に接触すると、イン・サーキットまたは機能試験を開始することができる。「Reducing Fixture-Induced Test Failures」と題するヒューレット・パッカード・カンパニーのアプリケーション・ノート3 4 0-1(1990年12月に印刷され、カリフォルニア州パロ・アルト所在のヒューレット・パッカード・カンパニーから入手可能である)には、ショート・ワイヤ取付具の開示があり、その教示の全てを本明細書に取り込む。Cook他による「Vacuum-Actuated Test Fixture」と題する米国特許第4,771,234号には、ロング・ワイヤ取付具が開示されており、その教示の全てを本明細書に取り込む。

【0008】図2には、テスト時における制限アクセスの問題に取り組もうとした従来の取付具の1つが示されている。「制限アクセス」という用語は、物理的制限または制約のため、簡単に到達またはアクセスできない何かを表している。例えば、制限アクセスP C Bには、間隔が詰まりすぎて、既存の試験用取付具テクノロジを用

いて正確に探査することができない多くのターゲットが含まれていることもある。「標準アクセス」という用語は、既存の試験用取付具テクノロジを用いて、到達またはアクセスすることが可能なものを表している。図2の取付具は、テスト・パッド2 0 8及び2 1 0を備えたD U T 2 0 6と、ツーリング・ピン2 0 4と、プローブ保護プレート2 0 2と、プローブ取付プレートに取り付けられた標準バネ・プローブ2 1 4及び2 1 6と、プローブ保護プレートに直接取り付けられた、一般に「ULTRALIGN」プローブと呼ばれる(Ultralignは、TTI Testron, Inc.の登録商標である)短いプローブ2 1 2及び2 2 0とから構成される。作動させると、プローブ取付プレートに配置された標準バネ・プローブ2 1 6及び2 1 4が、「ULTRALIGN」プローブ2 1 2及び2 2 0のフローティング・プランジャに押しつけられる。これらの短いプランジャは、上方に押しやられて、テスト・ターゲット2 0 8及び2 1 0と接触し、一方、ソケット2 1 8及び2 2 2は、プローブ保護プレート2 0 2内に固定された状態のままである。「ULTRALIGN」取付具には、標準アクセス・ターゲットの探査用バネ・プローブと、制限アクセス・ターゲットの探査用「ULTRALIGN」プローブの混合体を含むことも可能である。

【0009】その潜在的 possibility を秘めた利点にもかかわらず、「ULTRALIGN」取付具は、効果となる可能性があり、また、ピッチが50ミル(1.27mm)未満のターゲットは探査しない。「ULTRALIGN」取付具の場合、プローブ2 1 2及び2 2 0とテスト・ターゲット2 0 8及び2 1 0の間に貧弱な接続を生じさせることになる、制限されたプローブの移動を可能にするだけである。また、これらのプローブは、コスト高であり、磨耗または破壊された「ULTRALIGN」プローブを交換するのに割高な保守が必要になる。このタイプの取付具の一例が、Seaveyに対する「Test Fixture for Printed Circuit Boards」と題する米国特許第5,510,772号に開示されており、その教示の全てを本明細書に取り込む。

【0010】図3には、従来のガイド付きプローブ保護プレート取付具が示されている。ガイド付きプローブ保護プレートは、バネ・プローブのポインティング精度を向上させるため、標準的な実装済み基板試験用取付具に用いられる。これらのプレートには、円錐形のスルー・ホールが含まれており、これは、バネ・プローブの先端をテスト・ターゲットに向かってガイド、すなわち集める。こうした取付具は、標準バネ・プローブ3 1 2及び3 1 4を備えたプローブ取付プレート3 0 0と、スペーサ3 1 0を備えたガイド付きプローブ保護プレート3 0 2と、バネ・プローブをD U T 3 0 4上のテスト・ターゲット3 0 6及び3 0 8までガイドする円錐形ホール3 1 6とから構成される。プローブ及びプローブ保護プレートの摩耗が増すため、製造ステップを追加し、取付具の保守回数を増やすことが必要になるので、一般には、

細いプローブ先端スタイルしか利用することができない。この方法によれば、探査精度はわずかに向上がるが、中心間の間隔が7.5ミル(1.905mm)未満のターゲットを信頼性良く探査することはできない。

【0011】裸基板試験用取付具

裸基板試験では、裸プリント回路基板上のテスト・パッド、バイア、及びメッキ・スルーホールだけしか探査せず、コンポーネントが基板に実装される前に、プリント回路基板における回路の様々なテスト・ポイント間の電気的接続、及び導通についてテストを行う。典型的な裸基板テスタには、テスト・プローブを電子試験解析器の対応するテスト回路に接続する膨大な数のスイッチを備えたテスト電子回路が含まれている。

【0012】実装済み基板試験によれば、電子コンポーネントの存在、適正な配向、または機能性を判定することが可能であるが、裸基板試験では、コンポーネントのないPCBにおける電気的導通についてしか検査されない。裸基板試験では、実装済み基板試験で必要とされる極めて弱い接触抵抗は必要とされないし、被試験装置における特定のターゲット及び回路に割り当てなければならない、精巧で、複雑な多重化テストヘッド資源も利用されない。

【0013】過去何年も、PCBは、その特徴が規則的な間隔をあけたパターンに存するように設計され、製造されていた。テスト中、PCBは、テスタに配置された規則的な間隔のパターンをなすインターフェイス・プローブの上に直接配置された。PCB及びコンポーネントの形状寸法が縮小するにつれて、PCB特徴は、もはや、規則的間隔のパターンではなく、インターフェイス・プローブによる直接的な探査を受けることができなくなる。長い傾いた中実プローブを利用して、小さく、間隔が密で、PCB上にランダムに配置されたターゲットと、テスタに配置された規則的間隔のインターフェイス・プローブとの間を電気的に接続する、裸基板試験用取付具が開発された。Circuit Check, Inc. (Maple Grove, Minnesota)、Everett Charles Technologies (Pomona, California)、及びMania Testerion, Inc. (Santa Ana, California)は、数ある中で、今日、裸基板テスタに一般に用いられている裸基板試験用取付具を製造している。

【0014】裸基板試験用取付具の各製作業者は、独自のコンポーネント及び製造プロセスを利用しているが、大部分の裸基板試験用取付具は、図4に似ており、それには、テスタに規則的間隔をあけて配置されたバネ・プローブ414と、小さいスルーホールがあけられ、間隔をおいてスペーサ410に保持されている、いくつかの層をなすガイド・プレート400に挿入された、長い中実のテスト・プローブ402及び416とが含まれている。標準バネ・プローブ414のベッドによって、中実テスト・プローブ402及び416が作動する。テスト・パッド404及び406の取付具のPCB側の精細

な（または極めて密な）ピッチ間隔と、バネ・プローブの取付具のテスタ側のより大きいピッチ間隔との間の容易な移行を促進するため、長い中実プローブをガイド・プレートに垂直に、または、角度をつけて挿入することが可能である。こうした裸基板試験用取付具の1つは、Swart他に対する「Retention of Test Probes in Transistor Fixtures」と題する米国特許第5,493,230号に開示されており、その教示の全てを本明細書に取り込む。

【0015】既存の裸基板試験用取付具は、直径が2.0ミル(0.508mm)以上で、ピッチ(中心間の間隔)が2.0ミル(0.508mm)以上のテスト・ターゲットの一貫した打診が可能である。あいにく、裸基板試験装置と実装済み基板試験装置をそのままでは互換できないようにする、多くの独自の特徴が存在するので、裸基板試験用取付具を実装済み基板テスタに直接用いることはできない。

【0016】裸基板試験用取付具は、電子コンポーネントが取り付けられたPCBに適応するようには設計されておらず、PCBと面一のPCB特徴(パッド、バイア、及びメッキ・スルーホール)だけしか探査することができない。裸基板テスタは、PCBにおけるテスト・ポイント及び回路要素の接続及び導通を測定するために用いられる。裸基板テスタとは異なり、実装済み基板テスタは、PCB上のターゲットとテスタ電子部品との間における電気抵抗の増大を許容することができない。実装済み基板試験用取付具は、ターゲット、取付具コンポーネント、及びテスタ電子部品の間に、低抵抗の接続及びインターフェイスを与えなければならない。実装済み基板テスタとは異なり、裸基板テスタは、コンポーネントまたはコンポーネントのグループが存在し、適正に機能するか否かを判定することができない。

【0017】裸基板テスタ・インターフェイス・プローブの間隔は、約0.050インチ(1.27mm)×0.050インチ(1.27mm)、または0.100インチ(2.54mm)×0.100インチ(2.54mm)であるが、ヒューレット・パッカード社のテスタ・インターフェイス・プローブの間隔は、約0.150インチ(3.81mm)×0.350インチ(8.89mm)である。裸基板テスタに合うように設計される裸基板取付具のプローブ間隔は、ヒューレット・パッカード社の実装済み基板テスタのインターフェイス・プローブ間隔に適合しない。裸基板試験用取付具は、被試験PCB上のターゲットを、裸基板テスタにおける最も近いインターフェイス・プローブにまで並進させる。しかし、実装済み基板テスタ資源は、特定のターゲット及び回路に対して固有の割り当て及びリンクを施さなければならない。実装済み基板試験の場合、最も近いインターフェイス・プローブが所定のターゲットに適合しない可能性があり得る。裸基板試験用取付具は、隣接、非隣接、及び遠隔のテスタ資源に対して、固有の電気的経路

選択を行うことができないし、遠隔資源に到達することができないし、実装済みプリント回路基板が必要とする複雑な実装済み基板資源経路選択パターンを提供することができない。

【0018】「非清浄」という用語は、コンポーネントを取り付けた後、プリント回路アセンブリに残る非導電性ハンダ・フラックス残留物を表している。この汚染物質を除去しない限り、非清浄ターゲット、すなわち、この非導電性表面残留物で被われたターゲットのために、電気的接触が貧弱になり、テストが困難になる。さらに、コンポーネント・パッケージングの縮小化及びPCBの高密度化といった産業界の傾向のために、電子機器メーカーは、ターゲットの中心間隔の短縮、及びターゲットの直径の縮小に立ち向かわざるを得なくなっている。これらの難題は、今日の非清浄な実装済みプリント回路基板上におけるより小さく、より間隔の密なターゲットを探査し、同時に、上側及び下側にコンポーネントを備えた、実装済み基板のバイア及びテストパッドを探査して、電気接続、電圧、抵抗、キャパシタンス、インダクタンス、回路機能、デバイス機能、極性、ベクトル試験、ベクトルレス試験、及び回路機能試験に関するテストを行うことによって、信頼できる、一貫したプリント回路アセンブリのイン・サーキット及び回路機能試験を可能にする、改良された実装済み基板試験用取付具を必要とする。

【0019】実装済み基板試験装置メーカ及び取付具製作業者は、小型で、ピッチの精細なターゲットの試験性を向上させるため、いくつかの付属品及び製品を設計しているが、物理的及び電気的接触の問題を完全に解決し、同時に、価格、及び、製造及び保守の容易さにおいて競合力を保った設計はない。さらに、多くのプリント回路アセンブリには、制限アクセス取付具によって得られる精度を必要とする可能性もあれば、必要としない可能性もある、さまざまなサイズ及び間隔のターゲットが含まれているので、完全に制限アクセス取付具テクノロジから構成される高精度の試験用取付具は、コスト高となり、不必要になる可能性がある。従って、標準アクセスのテスト・ターゲットと制限アクセスのテスト・ターゲットの両方に適応することが可能である、ハイブリッド試験用取付具を備えることが望ましい。

【0020】

【発明が解決しようとする課題】本発明の目的は、制限アクセス試験に関連した物理的及び電気的接触の問題を解決し、価格的に競合力があり、実装済み基板テストが必要とする精巧な資源の割り当てに適合し、製造及び保守が比較的容易で安価な、こうした実装済み基板の改良されたガイド付きプローブによる試験用取付具を提供することにある。

【0021】本発明の他の目的は、探査精度が向上し、非清浄試験性が改善され、精細ピッチ探査能力が高めら

れた、こうした実装済み基板の改良されたガイド付きプローブによる試験用取付具を提供することにある。

【0022】本発明の他の目的は、標準アクセス・ターゲットと制限アクセス・ターゲットの両方に対する探査を可能にするハイブリッド試験用取付具を提供することにある。

【0023】

【課題を解決するための手段】本発明によれば、所定の位置に電子デバイスを備えたプリント回路基板と、プリント回路基板における電子デバイスの位置に対応する所定の位置に電気的接点を備えた1つ以上のプローブ取付プレートとのインターフェイスをとる、実装済み基板試験用取付具システムが得られる。実施例の1つでは、実装済み基板試験用取付具システムには、外側の層にアートワークが施された被試験装置(DUT)及び電子コンポーネントと、DUTと取付具のアライメントをとる何らかの方法と、独自のパターンをなすようにあけられたスルー・ホールを備えた、いくつかのガイド・プレートと、その先端がテスト・ターゲット位置に正確に一致するテスト・プローブと、中実のテスト・プローブとテストのインターフェイス・プローブとの間の複雑な信号経路選択を可能にするショート・ワイヤ取付具コンポーネントから構成される、ハイブリッド・ガイド付きプローブ・テスト・システムが含まれている。取付具のDUT側における精細なピッチ間隔のターゲットと、取付具の反対側にあたるプローブ取付プレート上のより大きいピッチのバネ・プローブとの間における容易な移行を促進するため、長い傾斜した、または垂直なテスト・プローブが用いられる。上部ガイド・プレートに取り付けられた短いバネ・プローブは、DUTに配置された標準アクセス・ターゲットの探査に用いられる。

【0024】本発明のハイブリッド・ガイド付きプローブ試験用取付具は、長い傾斜したまたは垂直なテスト・プローブ、プローブ・ガイド・プレート、及び制限されたプローブ先端の移動を利用して、高精度の精細ピッチ探査を実現する。本発明のハイブリッド・ガイド付きプローブ試験用取付具は、標準アクセス・ターゲットを探査するため、上部ガイド・プレートに取り付けられた短いバネ・プローブを利用する。本発明のハイブリッド・ガイド付きプローブ試験用取付具は、バネ・プローブ、プローブ取付プレート、パーソナリティ・ピン、及びアライメント・プレートを利用して、テスト・ターゲットと実装済み基板テスタの多重化テスタ・インターフェイス・プローブを結合する。

【0025】さらに、非清浄ターゲットを探査するシステムの能力は、バネ力の強いプローブと、作動中に傾斜したプローブの先端がターゲットを拭き、擦る動作によって高められる。本発明のハイブリッド試験用取付具によれば、取付具及びコンポーネントの公差の縮小によって探査精度が向上し、プローブの拭き取り動作(中実ブ

9
ロープの先端によるターゲットの拭き取り)、及びバネ力の強いプロープによって非清浄試験性が向上し、コンポーネント寸法の縮小によって精細ピッチ・ターゲットの探査能力が向上し、在庫取付具コンポーネントの利用によって標準アクセス・ターゲットの探査が安価になった。探査の不正確さ、及びプロープ先端の摩耗といった傾斜プロープに関連した問題も、本発明のハイブリッド試験用取付具における非傾斜標準アクセス・バネ・プロープの存在によって最小限に抑えられる。

【0026】

【発明の実施の形態】図5の略ブロック図を参照すると、本発明による標準アクセス・テスト・ターゲット、及び制限アクセス・テスト・ターゲットの両方の探査が可能な、ハイブリッド実装済み基板のガイド付きプロープ試験用取付具500が例示されている。本発明の試験用取付具は、2つの主たるアセンブリを含んでいる。第1のアセンブリ580は、中実ユニットとして取付具を互いに保持する中実ポスト520によって平行に支持された、一連の垂直方向に間隔をあけて配置された平行なガイド・プレート522から構成される並進取付具である。取付具には、DUT536の標準アクセス・ターゲット574及び576にアクセスするために、バネ・プロープ532、538、及び540が取り付けられた、上部ガイド・プレート526が含まれている。本発明の第2の主たるアセンブリは、プロープ取付プレート524、及びアライメント・プレート504からなるユニットである。

【0027】制限アクセス・ターゲット534は、並進ガイド・プレート522のガイド・ホールを通って延びる、さまざまなタイプの長い傾斜したテスト・プロープの任意の1つによってアクセスされる。上部ガイド・プレート526は、傾斜プロープの幾何学形状を最適にし、裸基板試験用取付具コンポーネントの探査精度を高めるため、DUT536の反対側にあたるさまざまな位置530に、座ぐり及びフライス加工が施される。長いテスト・プロープ546、548、及び554は、被試験装置536の精細ピッチのターゲット534から、プロープ取付プレート524のピッチの大きいターゲットへの容易な移行を促進する能力を特徴とする。プロープ取付プレート524におけるピッチの大きいターゲット552、560、及び562は、テスト・プロープ546、548、及び554と、プロープ取付プレート524におけるパーソナリティ・ピン568、570、及び572を電気的に接続するために用いられる。プロープ取付プレートは、当該技術において周知のところであり、こうしたプレートの1つに、ガラス繊維強化エポキシ製のプロープ取付プレートがある。

【0028】テスト・プロープ554には、プロープ取付プレート524に取り付けられたバネ・プロープ552の上に載り、それによって作動する中実のテスト・プ

ロープが含まれている。バネ・プロープ552は、プロープ取付プレート524を通って、並進取付具580に面した第1の側から、アライメント・プレート504に面した第2の側に延びている。バネ・プロープ552は、ワイヤラップ564によって、プロープ取付プレート524の第2の側におけるパーソナリティ・ピン568に電気的に接続されている。パーソナリティ・ピン568は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン568の長いワイヤラップ・ポストが、アライメント・プレート504のホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と接触する。テスタのインターフェイス・プロープ502は、所定の固定された規則的間隔のグリッド・パターンをなしている。アライメント・プレート504によって、パーソナリティ・ピン568のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0029】テスト・プロープ548には、その内側にバネを備えたバレル及び/またはソケット550を含むバネ・プロープ・アセンブリ内から延びる、プロープ・プランジャーが含まれている。テスト・プロープ548は、プロープ取付プレート524に取り付けられたパーソナリティ・ペグ560に載っている。パーソナリティ・ペグ560は、プロープ取付プレート524を通り、並進取付具580に面した第1の側から、アライメント・プレート504に面した第2の側に延びている。パーソナリティ・ペグ560は、ワイヤラップ566によって、プロープ取付プレート524の第2の側におけるパーソナリティ・ピン570に電気的に接続されている。パーソナリティ・ピン570は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン570の長いワイヤラップ・ポストが、アライメント・プレート504のホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と電気的に接続する。アライメント・プレート504によって、パーソナリティ・ピン570のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0030】テスト・プロープ546には、プロープ取付プレート524に取り付けられたパーソナリティ・ポスト562上に載るワッフル端付きバネ・プロープ・アセンブリ内から延びる、プロープ・プランジャーが含まれている。パーソナリティ・ポスト562は、プロープ取付プレート524を通り、並進取付具580に面した第1の側から、アライメント・プレート504に面した第2の側に延びている。パーソナリティ・ポスト562は、ワイヤラップ512によって、プロープ取付プレート524の第2の側におけるパーソナリティ・ピン572に電気的に接続されている。パーソナリティ・ピン5

72は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン572の長いワイヤラップ・ポストが、アライメント・プレート504のホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と電気的に接触する。アライメント・プレート504によって、パーソナリティ・ピン572のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0031】長いテスト・プロープ546、548、及び554は、並進取付具580の第1の側において、実装済み基板536の制限アクセス・テスト・ターゲット534とアライメントがとれている。テスト・ターゲット546、548、及び554は、並進取付具580の第2の側において、それぞれ、パーソナリティ・ポスト562、パーソナリティ・ペグ560、及びバネ・プロープ552とアライメントがとれている。制限アクセス・テスト・プロープ554のバネ・プロープ552、制限アクセス・テスト・プロープ548のパーソナリティ・ペグ560、及び制限アクセス・テスト・プロープ546のパーソナリティ・ポスト562は、プロープ及びターゲットの固有の幾何学形状及び高さに適応するため、プロープ取付プレート524内における特定の所定の深さに取り付けることが可能である。

【0032】パーソナリティ・ピン572、パーソナリティ・ペグ560、及びパーソナリティ・ポスト562は、独自のコンポーネントである。パーソナリティ・ピン572は、プロープ取付プレートの下側に取り付けられており、ソケットまたはワイヤラップを受けることが可能な金属テールを備えている。パーソナリティ・ペグ560及びパーソナリティ・ポスト562は共に、プロープ取付プレートを通って延びている。パーソナリティ・ペグ560は、電気を導通し、鋭い物体との接触に適した大形ヘッド、及びソケットまたはワイヤ・ラップ受けることが可能なテールを備えている。パーソナリティ・ポスト562は、やはり、電気を導通するが、小型のヘッド、及びソケットまたはワイヤラップを受けることが可能なテールを備えている。

【0033】標準アクセス・ターゲット574及び576は、並進取付具580の上部ガイド・プレート526に取りつけられたバネ・プロープ532、538、及び540によってアクセスされる。バネ・プロープ532、538、及び540は、下記の方法の1つによって、テスタのインターフェイス・プロープ502に電気的に接続される。

【0034】まず、バネ・プロープ532は、ガイド・プレート522及びプロープ取付プレート524のホールを通って延びる、長いワイヤラップ・テール556を備えることが可能である。長いワイヤラップ・テール556は、ワイヤラップ558によって、プロープ取付プレート524の第2の側におけるパーソナリティ・ピン510に電気的に接続される。パーソナリティ・ピン510は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン510の長いワイヤラップ・ポストが、プレート504とアライメントのとれたホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と接触する。アライメント・プレート504によって、パーソナリティ・ピン510のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

レート524の第2の側におけるパーソナリティ・ピン510に電気的に接続される。パーソナリティ・ピン510は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン510の長いワイヤラップ・ポストが、プレート504とアライメントのとれたホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と接触する。アライメント・プレート504によって、パーソナリティ・ピン510のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0035】バネ・プロープ540は、ガイド・プレート522を通って経路選択され、プロープ取付プレート524に埋め込まれたパーソナリティ・ポスト514に対してワイヤ・ラッピングが施された、長いワイヤ・ラップ515を備えることが可能である。パーソナリティ・ポスト514は、プロープ取付プレート524を通って、並進取付具580に面した第1の側から、アライメント・プレート504に面した第2の側に延びている。

パーソナリティ・ポスト514は、ワイヤラップ584によって、プロープ取付プレート524の第2の側におけるパーソナリティ・ピン578に電気的に接続されている。パーソナリティ・ピン578は、プロープ取付プレート524の第2の側に埋め込まれている。パーソナリティ・ピン578の長いワイヤ・ラップ・ポストが、アライメント・プレート504のホールを通って延び、テスタ(不図示)に対するインターフェイス・プロープ502と電気的に接続する。アライメント・プレート504によって、パーソナリティ・ピン578のワイヤラップ・ポストと、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0036】バネ・プロープ538は、ガイド・プレート522を通って経路選択され、プロープ取付プレート524に埋め込まれた長いパーソナリティ・ポスト518に対してワイヤ・ラッピングが施された、長いワイヤラップ516を備えることが可能である。パーソナリティ・ポスト518は、プロープ取付プレート524を通って、並進取付具580に面した第1の側から、アライメント・プレート504に面した第2の側に延びており、アライメント・プレート504のホールを通って、テスタ(不図示)に対するインターフェイス・プロープ502と接続する。アライメント・プレート504によって、パーソナリティ・ポスト518と、テスタの対応するインターフェイス・ピン502の所定の位置とのアライメントがとられる。

【0037】試験用取付具の正確なアライメントは、信頼性の良い動作にとって不可欠である。DUT536と並進取付具580とのアライメントは、基板テスト技術において周知のツーリング・ピン(不図示)によって維持される。並進取付具580とプロープ取付プレート524の間の接続は、アライメント・プレート504のホールを通じて行われる。

24との間のアライメントは、アライメント・ピン（不図示）または他の既知の手段によって維持される。アライメント・プレート504とインターフェイス・プローブ500との間のアライメントは、実装済み基板テスト技術において周知の取付及びロック・ハードウェアをして制御される。

【0038】試験用取付具の操作方法は、次の通りである。並進アセンブリ580が、プローブ取付プレート／アライメント・プレート・アセンブリ582を取り付けられる。次に、並進取付具580、及びプローブ取付プレート／アライメント・プレート・アセンブリ582を含む取付具全体が、テスタの規則的間隔をあけたグリッド状のインターフェイス・プローブ502を取り付けられる。次に、テストを受ける実装済みプリント回路基板536が、ツーリング・ピン（不図示）によって、並進取付具アセンブリ580に配置される。次に、プリント回路基板536のテスト・ターゲット534、574、及び576が、真空、空気圧、または機械式作動手段を含む、いくつかある既知の手段のうち任意の手段によって、並進取付具アセンブリ580のテスト・プローブ532、538、540、546、548、及び554と接触することになる。

【0039】プリント回路基板536がテスタ（不図示）に引き寄せられるにつれて、長いテスト・プローブ554、548、及び、546が、DUT536のテスト・ターゲット534と、それぞれ、バネ・プローブ・アセンブリ552、バネ・プローブ・アセンブリ550、及びワッフル端付きバネ・プローブ・アセンブリ544との間に挟まれることになり、この結果、長いテスト・プローブ554、548、及び546の先端と、制限アクセス・テスト・ターゲット534との間に良好な低抵抗接触が生じることになる。既存の非清浄実装済み基板製造プロセスに起因するフラックス残留物が、プリント回路基板に残されていたとしても、バネ・プローブ・アセンブリ552、バネ・プローブ・アセンブリ550、及びワッフル端付きバネ・プローブ・アセンブリ544のバネ力が、テスト・プローブ554、548、及び546の先端とテスト・ターゲット534との良好な接触を助ける。

【0040】プリント回路基板536がテスタ（不図示）に引き寄せられるにつれて、標準アクセス・テスト・プローブ532、538、及び540のバネ力が、標準アクセス・テスト・プローブ532、538、及び540の先端と、標準アクセス・テスト・ターゲット576及び574との間ににおける良好な低抵抗接触を助ける。DUTと個々の対応するテスト・プローブとの間に電気的接触が確立されると、イン・サーキットまたは回路機能試験を開始することが可能になる。

【0041】テスト・ターゲットとテスタのインターフェイス・プローブとの間で、完全な電気的接触を生じさ

せるために予測される方法は、実際には2つある。1つの方法は、DUT536をテスト・プローブの先端に直接配置することと、次に、DUT536及び並進取付具580を、プローブ取付プレート524とアライメント・プレート504から成るハイブリッド取付具のユニット582に向かって押しやることを伴うものであり、この場合、ハイブリッド取付具の並進取付具部分580と、ハイブリッド取付具のプローブ取付プレート／アライメント・プレート部分582は、ツーリング・ピンとアライメントがとられるが、互いに関連して垂直方向に移動することが可能である。もう1つの方法は、DUT536をテスト・プローブの先端に直接配置することと、次に、DUT536をハイブリッド取付具全体に向かって押しやることを伴うものであり、この場合、並進部分580、及びプローブ取付プレート／アライメント・プレート部分582は、スペーサ542によって互いにしっかりと固定される。

【0042】提案する本発明のハイブリッド試験用取付具は、標準アクセス・ターゲット574及び576と制限アクセス・ターゲット534の混合体を探査することが可能である。長い傾斜したテスト・プローブ546、548、554、ガイド・プレート522、及び制限されたプローブ先端の移動によって、小形でピッチの精細なターゲット534を探査する試験用取付具の能力が向上する。バネ・プローブ550、552、544、ワイヤラップ564、566、512、パーソナリティ・ピン510、568、570、572、578、及びアライメント・プレート504によって、複雑なテスタ資源割り当てが可能になる。

【0043】本発明に関する以上の説明は、例証及び解説のために提示したものである。余すところなく説明しようとか、あるいは、本発明を開示の形態そのままで制限しようと意図したものではなく、以上の教示に鑑みて、他の修正及び変更を加えることも可能である。例えば、プローブ取付プレート524の代わりに、ワイヤレスPCBを用いて、テスト・プローブとインターフェイス・プローブ502を接続することも可能である。さらに、並進取付具にフライス加工を施して、より大形の容量及び誘導型式のテスト・プローブといった、より多くのテスト・プローブ型式にも適応させることが可能である。中実のテスト・プローブは、剛性テスト・プローブだけでなく、可撓性テスト・プローブも含むように意図されている。また、本発明のハイブリッド試験用取付具は、両側に電子コンポーネントが実装されているか、あるいは、両側にテスト・ターゲットが設けられているプリント回路基板のテストを行うため、クラムシェル型式のテスタにも利用することが可能である。

【0044】さらに、本発明のハイブリッド試験用取付具は、両側に電子コンポーネントが実装されているか、あるいは、両側にテスト・ターゲットが設けられている

プリント回路基板のテストを行うため、自動テスタに連係して利用することも可能である。さらに、本発明の試験用取付具において、異なる型式のテスト・プローブを利用することも可能である。実施例の選択及び解説は、本発明の原理及びその実際の応用例について最も明確に説明することによって、当該技術の他の熟練者が、企図される特定の用途に適したさまざまな実施例、及びさまざまな修正案において、本発明を最も有効に利用することができるようになるために行つた。特許請求の範囲は、先行技術による制限のある場合を除いて、本発明の他の代替実施例を含むものと解釈されることを意図している。

【0045】以下に、本発明の実施態様を列挙する。

【0046】1. テストを受ける実装済み基板装置上の1つ以上の制限アクセス・テスト・ターゲット、及び1つ以上の標準アクセス・テスト・ターゲットを、テスタのインターフェイス・プローブと電気的に接続するためのハイブリッド試験用取付具において、

- a) 1つ以上の長いテスト・プローブと、
- b) 少なくとも上部ガイド・プレート及び下部ガイド・プレートを備え、所定の位置にスルーホールを備え、前記長いテスト・プローブが、それぞれ、前記スルーホールを通じて延び、前記1つ以上の制限アクセス・テスト・ターゲットのうちの対応する1つと一列に並ぶようになっている、複数の略平行なガイド・プレートと、
- c) 前記上部ガイド・プレートに取り付けられて、それぞれが、前記1つ以上の標準アクセス・テスト・ターゲットのうちの対応する1つと一直線に並ぶようになっている、1つ以上のバネ・プローブと、
- d) 前記ハイブリッド試験用取付具が前記テスタに取り付けられる場合、前記複数のガイド・プレートと前記テスタの前記インターフェイス・プローブの間に位置する、プローブ取付プレートと、

c) 前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの少なくとも1つと、前記プローブ取付プレートに取り付けられた前記インターフェイス・プローブを電気的に接続するための手段と、
f) アライメント・プレートとからなり、前記ハイブリッド試験用取付具が前記テスタに取り付けられる場合、前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの前記少なくとも1つと、前記インターフェイス・プローブを電気的に接続するための手段は、前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの前記少なくとも1つを電気的に接続するための手段が、前記テスタの対応するインターフェイス・ピンと一列に並ぶような仕方で、前記アライメント・プレートを通じて延びることを特徴とする、ハイブリッド試験用取付具。

【0047】2. 前記1つ以上の長いテスト・プローブは、1つ以上の長い中実のテスト・プローブであり、該

忠実のテスト・プローブは、前記プローブ取付プレートに取り付けられ、それを通じて延びる1つ以上のバネ・プローブによって、前記1つ以上の長いテスト・プローブ、及び前記1つ以上のバネ・プローブのうちの前記少なくとも1つと、前記インターフェイス・プローブを電気的に接続するための前記手段に電気的に接続され、前記プローブ取付プレートに取り付けられた前記1つ以上のバネ・プローブは、前記プローブ取付プレートに取り付けられた1つ以上のパーソナリティ・ピンの少なくとも1つとのワイヤラップ・ポストにワイヤ・ラッピングされ、前記プローブ取付プレートに取り付けられた前記1つ以上のバネ・プローブは、前記テストを受ける装置上の対応する制限アクセス・テスト・ターゲットと接触状態で、前記1つ以上の長い中実のテスト・プローブを作動させることを特徴とする、前項1に記載のハイブリッド試験用取付具。

【0048】3. 前記1つ以上の長いテスト・プローブは、プローブ・プランジャーと、バレルまたはソケットを備えたバネ・プローブ・アセンブリを含み、前記プローブ・プランジャーは、前記複数のガイド・プレートのホールを通じて延び、対応するテスト・ターゲットに接触し、前記バネ・プローブ・アセンブリは、前記プローブ取付プレートに取り付けられ、それを通じて延びるパーソナリティ・ペグによって、パーソナリティ・ピンに電気的に接続され、前記パーソナリティ・ペグは、前記前記プローブ取付プレートに取り付けられた前記パーソナリティ・ピンの少なくとも1つのワイヤラップ・ポストにワイヤ・ラッピングされ、前記バネ・プローブ・アセンブリは、前記パーソナリティ・ペグと接触状態にあり、前記プローブ・プランジャーは、一方の端部において、前記バネ・プローブ・アセンブリと接触状態にあり、他方の端部において、対応するテスト・ターゲットと接触状態にあることを特徴とする、前項1に記載のハイブリッド試験用取付具。

【0049】4. 前記1つ以上の長いテスト・プローブは、プローブ・プランジャー、及びワッフル端付きバネ・プローブ・アセンブリを含み、前記プローブ・プランジャーは、前記複数のガイド・プレートのホールを通じて延び、対応するテスト・ターゲットと接触し、前記ワッフル端付きバネ・プローブ・アセンブリは、パーソナリティ・ポストによって、パーソナリティ・ピンに電気的に接続され、前記パーソナリティ・ポストは、前記プローブ取付プレートに取り付けられた前記パーソナリティ・ピンの前記ワイヤラップ・ポストにワイヤ・ラッピングされ、前記ワッフル端付きバネ・プローブ・アセンブリは、前記パーソナリティ・ポストと接触状態にあり、前記プローブ・プランジャーは、一方の端部において、前記ワッフル端付きバネ・プローブ・アセンブリと接触状態にあり、他方の端部において、対応するテスト・ターゲットと接触状態にあることを特徴とする、前項1に記載

のハイブリッド試験用取付具。

【0050】5. 前記上部ガイド・プレートに取り付けられた前記1つ以上のバネ・プローブは、前記上部ガイド・プレートに取り付けられた前記1つ以上のバネ・プローブから前記ガイド・プレートを通て延びる長いワイヤラップ・テールによって、1つ以上のパーソナリティ・ピンに電気的に接続され、前記長いワイヤラップ・テールは、前記プローブ取付プレートを通て延び、前記1つ以上のパーソナリティ・ピンの1つのワイヤラップ・ポストにワイヤ・ラッピングされることを特徴とする、前項1に記載のハイブリッド試験用取付具。

【0051】6. 前記上部ガイド・プレートに取り付けられた前記1つ以上のバネ・プローブは、前記1つ以上のバネ・プローブに接続され、且つ前記ガイド・プレートを通て延びるワイヤによって、1つ以上のパーソナリティ・ピンに電気的に接続され、前記ワイヤは、前記プローブ取付プレートに取り付けられたパーソナリティ・ポストに接続され、該パーソナリティ・ポストは、前記プローブ取付プレートを通て延び、前記1つ以上のパーソナリティ・ピンのワイヤラップ・ポストに接続されることを特徴とする、前項1に記載のハイブリッド試験用取付具。

【0052】7. 前記上部ガイド・プレートに取り付けられた前記1つ以上のバネ・プローブは、前記1つ以上のバネ・プローブに接続され、前記ガイド・プレートを通て延び、また、前記プローブ取付プレートに取り付けられたパーソナリティ・ポストに接続するワイヤによって、1つ以上のパーソナリティ・ポストに電気的に接続され、前記パーソナリティ・ポストは、前記プローブ取付プレート及び前記アライメント・プレートを通て延び、前記パーソナリティ・ポストは、前記テスタの対応するインターフェイス・ピンと一列に並ぶことを特徴とする、前項1に記載のハイブリッド試験用取付具。

【0053】

【発明の効果】本発明は上述のように構成したので、標準アクセスの非洗浄テスト・ターゲットと、制限アクセスの非洗浄テスト・ターゲットの両方を含む実装済みプリント回路基板の精巧なイン・サーキット及び機能試験を行うことが可能となる。

【0054】また、長い傾斜したテスト・プローブ、ガイド・プレート、及び制限されたプローブ先端の移動によって、小形でピッチの精細なターゲットを探査する試験用取付具の能力が向上する。

【0055】さらに、バネ・プローブ、ワイヤラップ、パーソナリティ・ピン、及びアライメント・プレートによって、複雑なテスタ資源割り当てが可能になる。

【図面の簡単な説明】

【図1】従来のショートワイヤ試験用取付具の切り取り図である。

【図2】従来の「ULTRALIGN」試験用取付具の切り取り

図である。

【図3】従来のガイド付きプローブ保護プレートの切り取り図である。

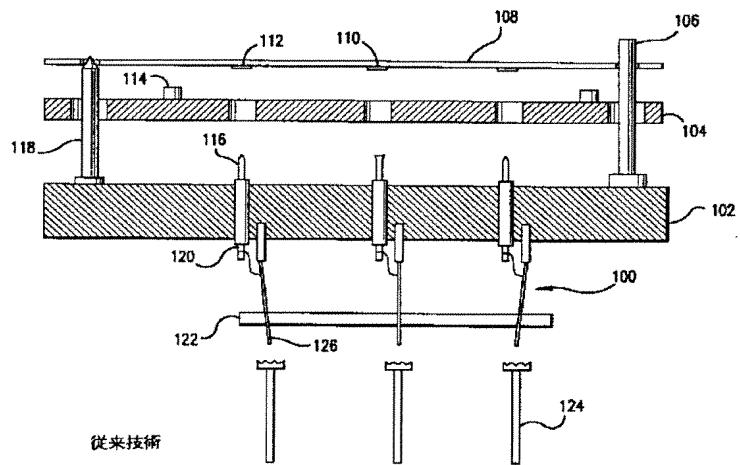
【図4】従来の裸基板並進試験用取付具の切り取り図である。

【図5】標準アクセス・テスト・ターゲットと制限アクセス・テスト・ターゲットの両方の探査が可能な、本発明によるハイブリッド実装済み基板のガイド付きプローブ試験用取付具の切り取り図である。

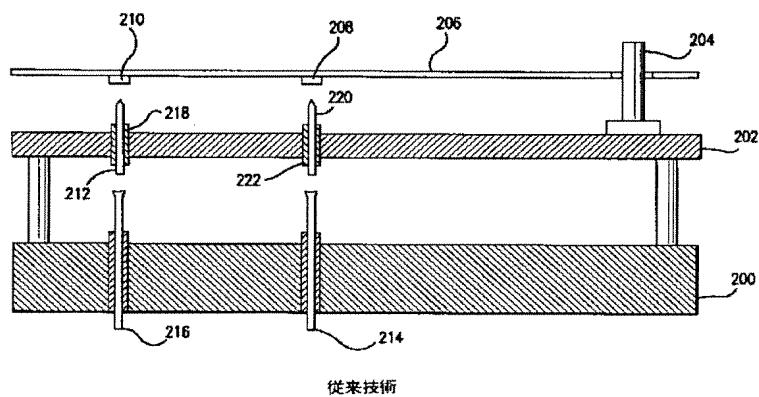
【符号の説明】

5 0 0	ハイブリッド試験用取付具
5 0 2	インターフェイス・プローブ
5 0 4	アライメント・プレート
5 1 0	パーソナリティ・ピン
5 1 4	パーソナリティ・ポスト
5 1 5	ワイヤラップ
5 1 6	ワイヤラップ
5 1 8	パーソナリティ・ポスト
5 2 0	中実ポスト
5 2 2	並進ガイド・プレート
5 2 4	プローブ取付プレート
5 2 6	上部ガイド・プレート
5 3 2	バネ・プローブ
5 3 4	制限アクセス・ターゲット
5 3 6	D U T
5 3 8	バネ・プローブ
5 4 0	バネ・プローブ
5 4 4	ワッフル端付きバネ・プローブ・アセンブリ
5 4 6	テスト・プローブ
5 4 8	テスト・プローブ
5 5 0	バネ・プローブ・アセンブリ
5 5 2	バネ・プローブ・アセンブリ
5 5 4	テスト・プローブ
5 5 6	ワイヤラップ・テール
5 5 8	ワイヤラップ
5 6 0	パーソナリティ・ペグ
5 6 2	パーソナリティ・ポスト
5 6 4	ワイヤラップ
5 6 6	ワイヤラップ
5 6 8	パーソナリティ・ピン
5 7 0	パーソナリティ・ピン
5 7 2	パーソナリティ・ピン
5 7 4	標準アクセス・ターゲット
5 7 6	標準アクセス・ターゲット
5 7 8	パーソナリティ・ピン
5 8 0	並進取付具
5 8 2	プローブ取付プレート/アライメント・プレート・アセンブリ
5 8 4	ワイヤラップ

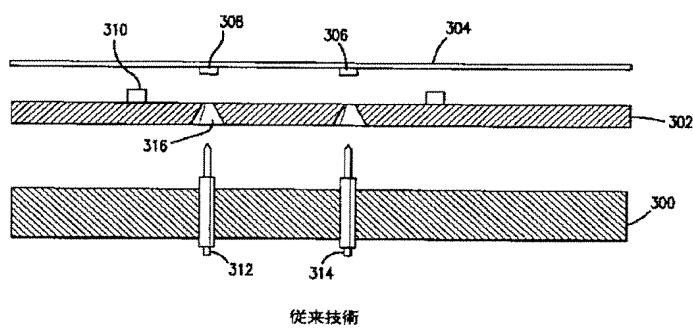
【図1】



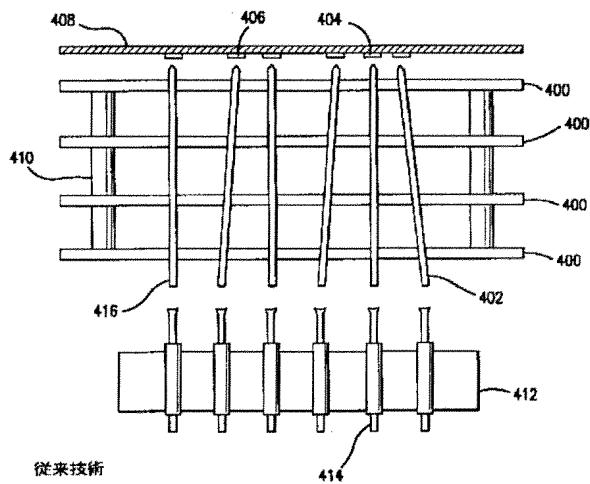
【図2】



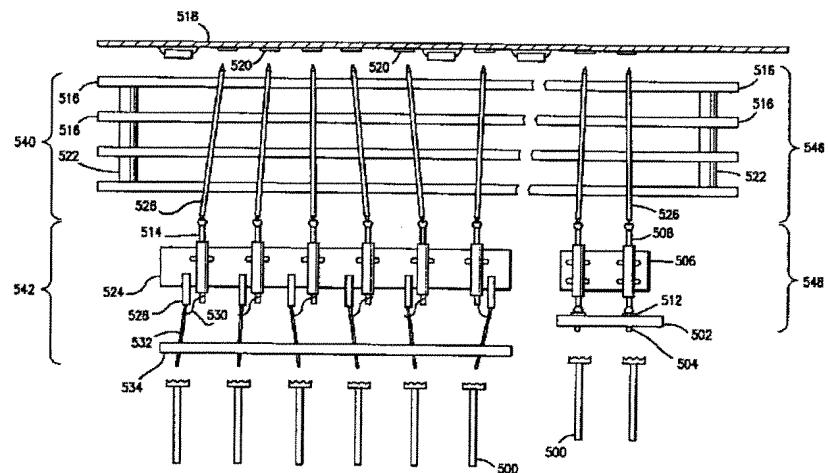
【図3】



【図4】



【図5】



フロントページの続き

(72)発明者 レーニー・シー・ペルツエ

アメリカ合衆国コロラド州80304, ポウル
ダー, アパートメント・13エイ, アルパイ
ン・アヴェニュー・1303